



## 12 Wege, die zu einer kürzeren Entwicklungszeit für die Verdrahtung von Kabelbäumen führen

Die zunehmende Komplexität im elektrischen Design erfordert eine Weiterentwicklung der Entwicklungswerkzeuge für Ingenieure von heute. Selbst relativ einfache moderne Produkte sind oft anspruchsvoller als Innovationen von vor 25 Jahren. Um mit diesen komplexen Entwicklungen fertig zu werden, benötigen Ingenieure Software für das elektrische Design, die die Komplexität der Entwurfsaufgaben verringert und ihnen hilft, intelligenter und schneller zu arbeiten. In diesem White Paper werden 12 Möglichkeiten vorgestellt, mit denen die Software Lösung VeSys Entwurfszykluszeiten verkürzt, Nacharbeitskosten eliminiert und die Margen verbessert.

- Erweiterte Analyse und Verifikation ermöglicht das Testen vor der Fertigstellung des Kabelbaums, einschließlich der MCAD-Integration
- Eine integrierte Teilebibliothek bringt Null-Fehler bei der Bauteileauswahl
- Verdrahtungsimport aus Tabellen für schnellere Angebots- und Designerstellung

Mit freundlichen Grüßen und bleiben Sie gesund!

Pia Pacovsky

Jetzt das Whitepaper lesen

ist ein führender Anbieter von Software Produktlösungen in den Bereichen **Electronic Design Automation** und **Lifecycle Management**, die Ihnen helfen Entwicklungszeiten zu verkürzen und Qualität zu verbessern .  
**Eine weitere Stufe zur Digitalisierung in der Produktentwicklung.**

- **FPGA | IC Design und Verifikation**
- **Kabelbaumentwurf | Bordnetzentwicklung**
- **ALM | PLM**

---

[Visit Siemens Solution Center](#)

---

**TRIAS mikroelektronik GmbH**

Moerser Landstrasse 408, Krefeld, 47802

+49 (0)2151 95301-0

[www.trias-mikro.com](http://www.trias-mikro.com)

[info@trias-mikro.com](mailto:info@trias-mikro.com)



[Privacy Policy](#)

VIEW IN BROWSER • UNSUBSCRIBE • © 2020 - ALL RIGHTS RESERVED.