



April | 2021

WEBINAR SERIE: FPGA Verification Made Modern 2021



Sehr geehrte Damen und Herren,

Wie hat Ihnen die neue Serie der Webinare **FPGA Verification Made Modern**, bisher gefallen?

Wir haben eng mit Siemens EDA (früher Mentor Graphics) zusammengearbeitet, um Ihnen hoffentlich mit den technischen Experten eine gute Auswahl von Themen anzubieten.

Nächste Woche ist schon Halbzeit in der Serie, also denken Sie daran sich noch für die weiteren Webinare anzumelden.

Hier sticht ein Thema besonders hervor, und zwar warum die **CDC (Clock Domain Crossing) Verifikation für FPGA Designs** so wichtig ist.

Merken Sie sich direkt den Termin, am 11. Mai um 14:00!

▶ [Webinar Serie - FPGA Verification Made Modern 2021](#)


[Informationen | Anmeldung](#)

Neben diesen Webinaren bieten wir ein breites Angebot von [Online Schulungen](#) zu einer Vielzahl von Themen an. Informieren Sie sich selbst oder sprechen Sie uns gerne an.


Beste Grüße und bleiben Sie gesund

Pia Pacovsky

Ihr Kontakt zu uns:

 +49 (0)2151/95301-0

 info@trias-mikro.com

Folgen Sie uns:   

Sie sind nicht der richtige Ansprechpartner für unsere E-Mail?

[Empfehlen Sie diese E-Mail mit einem persönlichen Gruß an Kollegen oder Bekannte weiter >>](#)

Wenn Sie keine weiteren Informationen per E-Mail erhalten möchten, können Sie sich [hier abmelden](#).