



Mai | 2020

**ONLINE TRAINING:** UVM leicht gemacht für FPGA Designer



Sehr geehrte Damen und Herren,

Das virtuelle Klassenzimmer mit dem Live Trainer hat sich in den letzten Monaten gut etabliert, und daher möchten wir Sie zur Teilnahme an unserem Live Online Kurs **"UVM leicht gemacht für FPGA Designer"** einladen, der im Juni 2021 stattfindet.

Der Workshop wird die wichtigsten UVM Bausteine vorstellen und damit die Grundlagen für das Funktionieren einer UVM Testbench, sowie anderer Komponenten, vermitteln. Am Ende des Workshops werden die Teilnehmer in der Lage sein, das UVM Framework API zu nutzen, um eine Testbench Infrastruktur für ihr eigenes FPGA Design zu generieren.

Melden Sie sich jetzt schon an und sichern Sie sich Ihren Platz:

► [UVM leicht gemacht für FPGA Designer](#)


[mehr Informationen und Anmeldung](#)


Neben diesem Kurs bieten wir ein breites Angebot von weiteren Online Schulungen zu einer Vielzahl von Themen an. Informieren Sie sich selbst oder sprechen Sie uns gerne an.

Beste Grüße und bleiben Sie weiterhin gesund!

Pia Pacovsky  
TRIAS mikroelektronik

**Ihr Kontakt zu uns:**

 +49 (0)2151/95301-0

 [info@trias-mikro.com](mailto:info@trias-mikro.com)

Folgen Sie uns:   

**Sie sind nicht der richtige Ansprechpartner für unsere E-Mail?**

[Empfehlen Sie diese E-Mail mit einem persönlichen Gruß an Kollegen oder Bekannte weiter >>](#)

Wenn Sie keine weiteren Informationen per E-Mail erhalten möchten, können Sie sich [hier abmelden](#).