



September | 2021

## FPGA VERIFICATION DAY 2021 - LIVE ONLINE



**FPGA Verification Day 2021**

Sehr geehrte Damen und Herren,

Die Anzahl der Teilnehmer am FPGA Verification Day, der auch in diesem Jahr eine Online Veranstaltung wird, nimmt stetig zu.

### Haben Sie sich schon angemeldet?

Wenn nicht, sollten Sie es jetzt tun, denn sicher wollen Sie unseren Tag voller praxiserprobter und nützlicher Inhalte für FPGA Entwickler nicht verpassen.

Eugen Krassin von LEC2 wird Sie in seiner Keynote informieren, wie die Zukunft der Lattice-Nexus Plattform aussieht. Unser Technischer Leiter, Hans-Jürgen Schwender wird Sie darüber informieren, warum Clock Domain Crossing in der FPGA Verifikation ein wichtiges Thema ist.

Stefan Bauer, Siemens EDA, der Ihnen sicher von früheren Veranstaltungen bestens bekannt ist, wird Sie in den Vortrag von David Lidrbauch, Solutions Manager für Digital Verification Technology bei Siemens EDA, einführen. Es geht um Cloud Kosten und Produktivität in der FPGA Verifikation, denn die Cloud ist ja heutzutage nicht mehr wegzudenken.

Als langjähriger FPGA Entwickler berichtet Markus Jäger aus seiner Erfahrung der funktionalen Verifikation mit ModelSim, und sicher ein besonderes Highlight für viele. Und was wäre der FPGA Verification Day ohne Espen Tallaksen und die ständige wachsende Methodik UVVM. Dieses Mal geht es um die Vorteile von UVVM für die Verifikation.

Und natürlich stehen Ihnen am Ende die Experten für eine Fragerunde zur Verfügung – eine tolle Gelegenheit von geballtem Wissen zu profitieren.

**FPGA Verification Day 2021**  
**23. September 2021**

**ANMELDUNG**

[Agenda](#)

persönlichen Networking in Berlin begrüßen können. In der Zwischenzeit sind wir aber jederzeit für Sie da - per Telefon, Email oder auch Online Meeting.

Und falls Sie jetzt denken Sie wollen mehr wissen, der nächste Kurs "Accelerating FPGA VHDL Verification" mit Espen Tallaksen findet Ende Oktober statt.




Beste Grüße und bleiben Sie weiterhin gesund!

Pia Pacovsky  
TRIAS mikroelektronik

#### Ihr Kontakt zu uns:

+49 (0)2151/95301-0

[info@trias-mikro.com](mailto:info@trias-mikro.com)

Folgen Sie uns:   

#### Sie sind nicht der richtige Ansprechpartner für unsere E-Mail?

[Empfehlen Sie diese E-Mail mit einem persönlichen Gruß an Kollegen oder Bekannte weiter >>](#)

TRIAS Mikroelektronik GmbH, Moerser Landstr. 408, 47802 Krefeld, Germany  
Geschäftsführer: Klaus Steinheuer, Handelsregister beim Amtsgericht Krefeld  
Handelsregister-Nummer: HRB 6059, USt-IdNr. DE 184 031 169, Steuer Nr. 117/5839/0422

Kontakt: Telefon: +49 (0)2151/95301-0 | E-Mail: [info@trias-mikro.com](mailto:info@trias-mikro.com) | Webseite: [www.trias-mikro.com](http://www.trias-mikro.com)  
[Impressum](#) | [Datenschutzerklärung](#)

Wenn Sie keine weiteren Informationen per E-Mail erhalten möchten, können Sie sich [hier abmelden](#).