



September | 2021

## FPGA VERIFICATION DAY 2021 - EILMELDUNG



Sehr geehrte Damen und Herren,

Aufgrund von tollen neuen Entwicklungen haben wir die Agenda des FPGA Verification Day geändert.

Espen Tallaksen wird im Zusammenhang mit UVVM über brandneue Funktionen sprechen, die in Kürze veröffentlicht werden.

Die Funktionalität wird im aktuellen ESA-UVVM-Projekt entwickelt und wurde bisher noch nicht öffentlich vorgestellt.

Sie haben noch Zeit sich anzumelden um diese Nachrichten nicht zu verpassen, und auf dem neuesten Stand zu sein.

### FPGA Verification Day 2021 23. September 2021

[ANMELDUNG](#)


[Agenda](#)


Und falls Sie jetzt schon denken Sie wollen mehr wissen, der nächste Kurs "[Accelerating FPGA VHDL Verication](#)" mit Espen Tallaksen findet Ende Oktober statt.

Beste Grüße und bis Donnerstag beim FPGA Verification Day!

Pia Pacovsky  
TRIAS mikroelektronik

#### Ihr Kontakt zu uns:

 +49 (0)2151/95301-0

 [info@trias-mikro.com](mailto:info@trias-mikro.com)

Folgen Sie uns:   

Sie sind nicht der richtige Ansprechpartner für unsere E-Mail?

[Empfehlen Sie diese E-Mail mit einem persönlichen Gruß an Kollegen oder Bekannte weiter >>](#)

TRIAS Mikroelektronik GmbH, Moerser Landstr. 408, 47802 Krefeld, Germany  
Geschäftsführer: Klaus Steinheuer, Handelsregister beim Amtsgericht Krefeld  
Handelsregister-Nummer: HRB 6059, USt-IdNr. DE 184 031 169, Steuer Nr. 117/5839/0422

Kontakt: Telefon: +49 (0)2151/95301-0 | E-Mail: [info@trias-mikro.com](mailto:info@trias-mikro.com) | Webseite: [www.trias-mikro.com](http://www.trias-mikro.com)  
[Impressum](#) | [Datenschutzerklärung](#)

---

Wenn Sie keine weiteren Informationen per E-Mail erhalten möchten, können Sie sich [hier abmelden](#).