MODELSIM/QUESTA CORE: ADVANCED TOPICS

BESCHREIBUNG

ModelSim/Questa Core: Advanced Topics vermittelt Ihnen, wie Sie die umfangreichen Möglichkeiten von ModelSim/Questa Core nutzen können, um digitale HDL-Designs effektiv und effizient zu analysieren und zu debuggen. Unter Verwendung verschiedener ModelSim/Questa Core-Funktionen und -Techniken lernen Sie, wie Sie leistungsfähigere Testbenches, zuverlässigere Device-under-Test-Modelle und ein größeres Vertrauen in die Gründlichkeit und Vollständigkeit der Simulation erzeugen können.

AGENDA

- Use advanced debugging concepts and methods
- Address advanced design topics and issues
- Take advantage of advanced cross-window capabilities supporting debugging
- Manipulate designs and the ModelSim environment using Tcl/Tk
- Customize design monitors and comparators using Tcl/Tk
- Determine design “Code Coverage” for verification scenarios
- Use ModelSim in debugging and performance modes
- Use the profiler to find bottlenecks in your code
- Use “Virtual Objects” to explore designs under test
- Perform advanced design probing with “Signal Spy”
- Create and compare multiple datasets
- Use advanced waveform comparison features
- Visualize and debug Finite State Machines with the FSM Viewer
- Use ModelSim for simulating VHDL, Verilog, and SystemVerilog designs
- Analyze and improve design and end product performance from high-level abstract design description through gate-level implementations
- Tracing the cause of any signal event or all possible drivers of a signal
- Debug multiple types of specific design errors

VORAUSSETZUNGEN

- VHDL oder Verilog Kenntnisse notwendig
- Grundkenntnisse in ModelSim/Questa Core bzw. vorherige Teilnahme an Kurs ModelSim/Questa Core: HDL Simulation

DAUER

2 Tage

SPRACHEN

Deutsch oder Englisch

KOSTEN

Auf Anfrage*

www.trias-mikro.com

**Inklusive englischsprachige Schulungsunterlagen*

TRAINER

TRIAS
mikroelektronik GmbH

Moerser Landstraße 408
D-47802 Krefeld

+49 [0] 2151.95 301-0

+49 [0] 2151.95 301-15

info@trias-mikro.com

www.trias-mikro.com

Hans-Jürgen Schwender

ist Dipl.-Ing. Elektrotechnik und hat von 1991 bis Ende 2001 bei Philips Kommunikationsindustrie AG bzw. Lucent Technologies in Nürnberg und bei Infineon Technologies in San Jose, CA, USA als ASIC Design Ingenieur gearbeitet. Er beschäftigte sich mit dem Erstellen von Spezifikationen, der Implementierung in VHDL, der Verifikation auf Modul- und Chipebene, als auch mit Programmierung von ASIC Driver Software in C.
Herr Schwender ist seit 2002 bei TRIAS mikroelektronik GmbH beschäftigt und deckt als technischer Leiter einen Großteil der Produkte von Mentor ab - mit Schwerpunkt HDL Design, Verifikation und Kabelbaumentwurfsprodukte.

WEITERER KURS

- **ModelSim/Questa Core: HDL Simulation**

Änderungen vorbehalten